



Contenido

1

Editorial

Introducción a la computación paralela

M. en C. Antulio Morgado Valle

3

8

**Arreglos de compuertas programables
en campo, FPGA's. (compendio)**

M. en C. Juan Carlos González Robles e Ing. Eduardo Vega Alvarado

Sistema de control remoto de parámetros

M. en C. Miguel A. Partida Tapia,
Ing. Ma. Elena Aguilar Jáuregui e Ing. Enrique Jarquín León

13

26

Una arquitectura para procesamiento paralelo

M. en I. Miguel Lindig Bos

**Diseño y construcción de una tarjeta convertidora
de 8 canales A/D y 4 canales D/A**

M. en C. Romeo Urbieta Parrazales
Ing. Ignacio Minjares Tarazena

34