



Contenido

1

Editorial

**Diseño de Circuitos Lógicos en base a la tecnología
FPGA: Un ejemplo de aplicación (Compendio)**

M. en C. Juan Carlos González Robles, Ing. Eduardo Vega Alvarado

3

8

**Simulación de Redes Neuronales. Memoria
Bidireccional Bivalente Adaptiva: BAM**

M. en C. Miguel A. Partida Tapia

Alumnos: Rubén Peredo Valderrama, Francisco F. Córdova Quiróz

Percepción Computacional

M. en C. Miguel A. Partida Tapia,

F. M. Pablo Manrique Ramírez, Mat. Ricardo Barrón Fernández

20

24

**Multiplicador Digital de Frecuencia Programable
Adaptivo de Alta Presición**

M. en C. Miguel A. Partida Tapia, Dr. Adriano de Luca, Dr. John Goddard

**Computación de Usuario Final: ¡Cambiar o Morir!
Definiendo el nuevo paradigma**

Benito Piñeiro, Omar Huerta y Juan Carlos Corral

Alumnos del ITESM

32